

# OSI

	Daten	Layer	Name	Protokolbeispiel	Hardware	
Host Layers	Data	7	Application Layer	HTTP, FTP, DNS, SNMP, Telnet	PC	Netzwerkprozess zur Applikation
		6	Presentation Layer	SSL, TLS		Verschlüsselung, Darstellung der Daten
		5	Session Layer	NetBIOS, PPTP		
	Segments	4	Transport Layer	TCP, UDP		Ende zu Ende verbindung (Handshake)
Media Layers	Packets	3	Network Layer	IP, ARP, ICMP, IPSec	Switch, Router	Logische Adressierung und Pfadfindung
	Frames	2	Data Link Layer	PPP, ATM, Ethernet	Switch, Bridge	Physikalische Adressierung mittels MAC
	Bits	1	Physical Layer	Ethernet, USB, Bluetooth, IEEE802.11 (Wifi)	Kabel, Hubs	Media, signal und binäre Übertragung

## Echtzeitsysteme

Echtzeitsysteme sind also Systeme, die korrekte Reaktionen innerhalb einer definierten Zeitspanne produzieren müssen. Falls die Reaktionen diese Zeitlimits überschreiten, führt dies zu Leistungseinbußen und/oder Fehlfunktionen.

## Unterteilung

- **harte Echtzeitsysteme**
  - Katastrophale Folgen beim Verpassen einer Deadline
  - Deadline muss zwingend eingehalten werden
  - bsp. flight control system (Flugzeugsteuerung)
  - Zeitliche Bindung die vom System stets erfüllt werden muss, da eine auch nur gelegentliche Verletzung erhebliche Folgen nach sich ziehen würde.
- **weiche Echtzeitsysteme**
  - Einhaltung von Deadlines wichtig aber nicht notwendig zur korrekten funktionsweise.
  - zeitliche Bedingung bei der gelegentliche Verletzungen tolerierbar sind
  - bsp. Multimediasysteme (Darstellung 25fps -> verletzung meist tollerierbar)
- **oberen Zeitschranken** -> maximal erlaubte Zeitspanne
  - Mindestgeschwindigkeit des Systems oder Teilen wird vorausgesetzt
  - erreicherung durch konstruktive Maßnahmen (aufwändig)
- **untere Zeitschranke** -> minimale dauer einer Phase
  - anforderung kann durch warten erfüllt werden
- **beidseitige Zeitschranken**

## Unterscheidung

- **Ereignis gesteuert** (event triggered)
  - Auslösung eines Interrupts bei auftreten eines Ereignisses (der Umgebung)
  - resultiert in kurzen Reaktionszeiten
  - anfällig bei der Verarbeitung vieler gleichzeitiger Ereignissen (sogenannte **event showers**)
- **Zeit gesteuert** (time triggered)

- Auslösung durch periodische Zeitgeber
- Aktives abfragen von Sensoren durch das Steuergerät (Polling)
- ggf. puffern kurzer Signale
- planbares zeitliches Verhalten sämtlicher Systemaktivitäten
- Prüfbar ob Echtzeitanforderungen eingehalten werden können.

## Echtzeitbetriebssysteme

Ein **Betriebssystem** nach \*\*DIN44300 sind die Programme eines digitalen Rechensystems, die zusammen mit den Eigenschaften dieser Rechenanlage die Basis der möglichen Betriebsarten des digitalen Rechensystems bilden und die insbesondere die Abwicklung von Programmen steuern und überwachen.

Komponente	Beispiele
<b>Prozess-Verwaltung</b>	Kreieren und Terminieren von Applikations- und System-Prozessen, Suspendieren und Reaktivieren von Prozessen, Prozess-Synchronisation und Kommunikation, Deadlock-Behandlung
<b>Speicher-Verwaltung</b>	„Buchführung“ über freie und belegte Hauptspeicherbereiche, Kommunikation mit den in der Hierarchie angrenzenden Speichermedien, Dynamische Allokation und Deallokation von Hauptspeicher, Speicherschutz und Zugriffskontrolle
<b>Prozessor-Verwaltung</b>	Multiprogramming, Dispatching, Zuteilungsalgorithmen (Scheduling), Vorrangunterbrechung (Interrupt, Preemption)
<b>Geräte-Verwaltung</b>	
<b>Datei-Verwaltung</b>	Datei-Konzepte, -Attribute und -Operationen, Zugriffs-Methoden, Verzeichnis-Strukturen und Implementierungen, Allokations-Methoden

Definition (**Echtzeitbetrieb**, DIN 44300) ist ein Betrieb eines Rechensystems, bei dem Programme zur Verarbeitung anfallender Daten ständig betriebsbereit sind derart, dass die Verarbeitungsergebnisse innerhalb einer vorgegebenen Zeitspanne verfügbar sind. Die Daten können je nach Anwendungsfall nach einer zeitlich zufälligen Verteilung oder zu vorbestimmten Zeitpunkten anfallen.

## Weiche Echtzeitsysteme

## Embedded Systems

Ein **verteiltes System** besteht aus Komponenten, die räumlich oder logisch verteilt sind und mittels einer Kopplung bzw. Vernetzung zum Erreichen der Funktionalität des Gesamtsystems beitragen.

Ein **Steuergerät** (engl. Electronic Control Unit, ECU) ist die physikalische Umsetzung eines eingebetteten Systems. In mechatronischen Systemen bilden Steuergeräte und Sensorik/Aktuatorik oft eine Einheit.

Wird Elektronik zur Steuerung und Regelung mechanischer Vorgänge räumlich eng mit den mechanischen Systembestandteilen verbunden, so sprechen wir von einem **mechatronischen System**. Der Forschungsbereich der sich mit der Entwicklung mechatronischer Systeme befasst nennt sich **Mechatronik**.

## Klassifikation und Charakteristika

---

### Technische Ausprägung

- **kontinuierliche** Systeme
- **diskreten** Systeme
- **verteilten** Systeme
- **monolithischen** Systeme
- **hybriden** Systeme (sowohl kontinuierlich als auch diskretes Verhalten)

Systeme die sowohl kontinuierliche (analoge), als auch diskrete Datenteile (wertkontinuierlich) verarbeiten und/oder sowohl über kontinuierliche Zeiträume (zeitkontinuierlich), als auch zu diskreten Zeitpunkten mit ihrer Umgebung interagieren, heißen **hybrid Systeme**.

### Sicherheitsrelevanz

- **Sicherheitskritische** Systeme (wenn Menschenleben oder die Unversehrtheit von Einrichtungen abhängt)  
z.B. Avionik, Medizintechnik und Kraftfahrzeugbereich
- **nicht Sicherheitskritische** Systeme  
z.B. Konsumelektronik hauptsächlich nicht Sicherheitskritische Systeme
- **Zeitkritische** Systeme
- **nicht Zeitkritische** Systeme

### Produktkategorien

- Telekommunikation ( Telefon, Fax, etc.)
- Haushalt (Waschmaschine, Mikrowelle, Fernseher, etc.)
- Periphere Geräte (Tastatur, Modem, Drucker, etc.)
- Bürotechnik (Kopierer, Schreibmaschine etc.)
- Geräte für Freizeit, Hobby und Garten
- Automobiltechnik (ABS, Wegfahrsperre, Navigationssysteme, etc.)
  - Massenmarkt für eingebettete Systeme
  - häufig Zeit- und zunehmend auch sicherheitskritisch
- Öffentlicher Verkehr (Fahrkartenautomat, etc.)
- Luft- und Raumfahrttechnik
- Fertigungstechnik
- Steuerungs- und Regelungstechnik, Medizintechnik, Umwelttechnik, Militärtechnik
- Avionik (Flugzeugbau)
- uvm

# Klassifikation

## Transformationelle Systeme

- Eingaben müssen zu Beginn der Systemverarbeitung vollständig vorliegen
- Ausgaben nur verfügbar wenn die Verarbeitung vollständig terminiert
- Keine Interaktion während der Verarbeitung möglich (=> kein Einfluss auf die Ergebnisse)

## Interaktive Systeme

- Ausgabe nicht nur bei Terminierung
- Interaktion und Synchronisierung mit der Umgebung
- Interaktion wird durch das System bestimmt
- proaktive Synchronisierung durch das System

## reaktive Systeme

Ein reaktives System kann aus Software und/oder Hardware bestehen und setzt Eingabeereignisse deren zeitliches Auftreten meist nicht vorhergesagt werden kann - oftmals aber nicht notwendigerweise unter Einhaltung von Zeitvorgaben - in Ausgabeereignisse um.

- Synchronisierung mit Systemumgebung
- Reagieren auf ihre Umwelt
- Arbeiten häufig Nebenläufig
- müssen sehr zuverlässig sein
- müssen Zeitschranken einhalten (Echtzeitsysteme)
- sind in Hardware als auch Software realisiert
- werden in komplexen, verteilten Systemplattformen implementiert
- Die funktionale Korrektheit ist ein wichtiger Faktor der Entwicklung
- eingebettet in komplexe bsp. mechanische, chemische oder biologische Systemumgebung  
=> eingebettete Systeme

## Bestandteile

---

- Kontrolleinheit
- Regelstrecke
- Benutzerschnittstelle
- technische Systemumgebung
- menschliche Systembenutzer

## Definitionen

---

Als **Steuergerät** (engl. **Electronic Control Unit, ECU**) wird die eigentliche Steuereinheit eines mechatronischen Systems verstanden.

Steuergeräte sind im Prinzip wie folgt aufgebaut: Die Kernkomponente des Steuergeräts stellt ein Mikrocontroller oder Mikroprozessor (Beispiele: Power PC, Alpha, PC) dar. Zusätzlich kann es optional ein externes RAM und/oder ROM besitzen sowie sonstige Peripherie und Bauelemente.

Mikrocontroller kennzeichnen eine Klasse von Mikroprozessoren, die auf den speziellen Anwendungsbereich der Steuerung von Prozessen zugeschnitten sind. Wir betrachten im Folgenden einige Spezialfälle genauer.

Ein **ASIP (applikationsspezifischer Prozessor)** ist ein Prozessor, der von seiner Struktur als auch von seinem Befehlssatz her auf seinen Einsatz für bestimmte Anwendungen hin optimiert ist. Er besitzt spezielle Instruktionssätze, funktionale Einheiten, Register und spezielle Verbindungsstrukturen.

- kostengünstiger aufgrund abgespeckter Prozessoren
- aufgrund Programmierbarkeit flexibel
- höhere Verarbeitungsgeschwindigkeit und geringere Leistungsaufnahme aufgrund optimierter Strukturen
- **Nachteil** = komplizierte und aufwendige Entwicklung

Ein **DSP** ist ein spezieller Mikroprozessor, der Befehle (und damit Verarbeitungseinheiten) zur Durchführung von Signal-Verarbeitungs-Aufgaben (bsp. Fast Fourier Transformation, **FFT**) besitzt.

- Optimiert auf die häufig vorkommenden Operationen bei der digitalen Signalverarbeitung (bsp. schnelle Multiplikation)
- hoher Stellenwert ist die Effizienz dieser Operationen
- **Einsatz** bsp. MP3 decoder oder Sprachsignalverarbeitung oder Bildverarbeitung

Das **Field Programmable Gate Array (FPGA)** ist ein komplexer, programmierbarer Logikbaustein, der zum Aufbau digitaler, logischer Schaltungen dient. Er besteht im Wesentlichen aus einzelnen Funktionsblöcken, die in einer regelmäßigen Struktur (**Array**) angeordnet sind, und einen Netzwerk von Verbindungen zwischen diesen Blöcken. Bei FPGAs wird die Implementierung von logischen Funktionen hauptsächlich durch die Programmierung der Verbindungsleitungen zwischen den Logikblöcken erreicht.

- zwei Arten von FPGAs
  - rekonfigurierbare (unter Verwendung von Speichertechnologien wie SRAM)
    - **Nachteil:** sie sind flüchtig
  - nicht rekonfigurierbare (einmal Konfiguriert immer Konfiguriert, Umsetzung durch physikalische Zerstörung der nicht benötigten Verbindungsleitungen)
- Realisierung von Speicherzellen möglich
- Eignung zur Realisierung von Steuerwerken (in Form endlicher Automaten)
- Im Gegensatz zu gewöhnlichen **Gate Arrays (GA)** sind FPGAs programmierbare Logikbausteine, deren Funktionalität durch das Zusammenschalten verschiedener Funktionsblöcke erreicht wird